DIODE AND MANUFACTURE THEREOF

Publication number: JP9162331 Publication date: 1997-06-20

Inventor: MORISAWA KENICHI; MORITA MASAYUKI

Applicant: HITACHI LTD

Classification:

- international: H01L23/29; H01L23/08; H01L23/31; H01L29/861;

H01L23/28; H01L23/02; H01L29/66; (IPC1-7): H01L23/29; H01L23/08; H01L23/31; H01L29/861

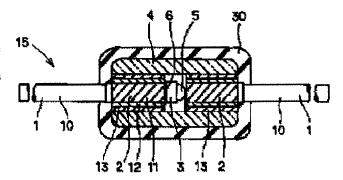
- European:

Application number: JP19950316168 19951205 Priority number(s): JP19950316168 19951205

Report a data error here

Abstract of JP9162331

PROBLEM TO BE SOLVED: To provide a diode of high reliability in which the hermetic seal is not damaged. SOLUTION: This diode 15 includes a pair of slug leads 1 each of which has one end made of a Dumet 2, a semiconductor diode chip 3 provided between end surfaces of the Dumets of the slug leads and connected with the Dumets 2 via electrodes 5 and 6, and an insulator which hermetically seals a portion continuing to the semiconductor diode chip and the Dumets. In this case, a region which is at least a part of an exposed surface of the insulator and extends over the entire circumference of the insulator is covered by a water- repellent film 30 made of a water-repellent material. This water-repellent film 30 covers the entire surface of the insulator and the Dumets of the slug leads. The insulator is made of a glass tube 4.



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-162331

(43)公開日 平成9年(1997)6月20日

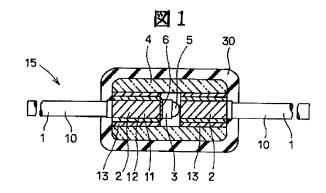
(51) Int.Cl. ⁶		識別記号	庁内 整理番号	FΙ			技術表示箇所	
H01L 23	3/29			H 0 1 L 23/30 23/08 23/30 29/91		В		
23	/31							
	s/08							
29	/861						Z	
				審査請求	R 未請す	院 請求項の数6	OL (全 7 頁)	
(21)出願番号	特願	特願平7 -316168			00000!	000005108		
				株式会社		社日立製作所	上日立製作所	
(22)出顧日	平成	平成7年(1995)12月5日					可台四丁目 6 番地	
				(72)発明者	新 森沢	健一		
					東京都	8小平市上水本町	5丁目20番1号 株	
					式会社	上日立製作所半導作	本事業部内	
				(72)発明者	計 森田	正行		
					東京都	8小平市上水本町:	5丁目20番1号 株	
					式会社	日立製作所半導作	本事業部内	
				(74)代理人	、 弁理士	秋田 収喜		
							•	

(54) 【発明の名称】 ダイオードおよびその製造方法

(57)【要約】 (修正有)

【課題】 気密封止が損なわれない信頼性の高いダイオードの提供。

【解決手段】 一端部分がデュメット線2で形成される一対のスラグリード1と、スラグリードのデュメット線の端面間に挟まれかつそれぞれ電極5,6を介してデュメット線2に接続される半導体ダイオードチップ3と、デュメット線、半導体ダイオードチップおよびデュメット線と連なる部分を気密的に覆う絶縁体とを有するダイオード15であって、少なくとも絶縁体の露出面の一部の領域でありかつ絶縁体の円周全長に亘る領域は、はっ水性物質で形成されるはっ水膜30で覆われている。はっ水膜は絶縁体の表面全域と前記スラグリード1のデュメット線を覆っている。絶縁体はガラス管4となっている。



【特許請求の範囲】

【請求項1】 一端部分がデュメット線で形成される一 対のスラグリードと、前記スラグリードのデュメット線 の端面間に挟まれかつそれぞれ電極を介して前記デュメ ット線に接続される半導体ダイオードチップと、前記デ ュメット線、半導体ダイオードチップおよびデュメット 線と連なる部分を気密的に覆う絶縁体とを有するダイオ ードであって、少なくとも前記絶縁体の露出面の一部の 領域でありかつ前記絶縁体の円周全長に亘る領域は、は 特徴とするダイオード。

【請求項2】 前記はっ水膜は前記絶縁体の表面全域と 前記スラグリードのデュメット線を覆っていることを特 徴とする請求項1記載のダイオード。

【請求項3】 前記絶縁体はガラス管となっていること を特徴とする請求項1または請求項2記載のダイオー ۴.

【請求項4】 一端部分がデュメット線で形成される一 対のスラグリードを用意する工程と、前記一対のスラグ リードのデュメット線端面間に表裏面にそれぞれ電極を 20 有する半導体ダイオードチップを挟み、前記デュメット 線、半導体ダイオードチップおよびデュメット線と連な る部分を絶縁体で気密的に封止する工程とを有するダイ オードの製造方法であって、前記絶縁体による気密封止 後、少なくとも前記絶縁体の露出面の一部の領域であり かつ前記絶縁体の円周全長に亘る領域をはっ水性物質で 覆ってはっ水膜を形成することを特徴とするダイオード の製造方法。

【請求項5】 前記絶縁体の露出面を乾燥させ、乾燥状 態で少なくとも前記絶縁体の露出面をはっ水膜で覆うと 30 からなる芯材11と、この芯材11の表面を覆う銅層1 とを特徴とする請求項4記載のダイオードの製造方法。 【請求項6】 前記デュメット線,半導体ダイオードチ ップおよびデュメット線と連なる部分にガラス管を挿入 し、その後前記ガラス管を溶融してガラス管とデュメッ ト線を溶着させることによって前記絶縁体を形成するこ とを特徴とする請求項4または請求項5記載のダイオー ドの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明はダイオードおよびそ 40 の製造方法に関し、特にガラス管封止型ダイオード(D HD) およびその製造方法に関する。

[0002]

【従来の技術】ダイオードの一つとして、一対のスラグ リードのデュメット線端面間に半導体ダイオードチップ を挟んだ後、前記デュメット線、半導体ダイオードチッ プおよびデュメット線と連なる部分にガラス管を挿入 し、その後前記ガラス管を溶融してガラス管とデュメッ ト線を溶着させて気密封止構造のバッケージを形成した いわゆるDHD(Double Heatsink Diode)が知られてい 50 るため、巻き込まれたゴミが脱落した場合、太径部2を

る。

【0003】 このようなダブルヒートシンク・ダイオー ド(DHD)については、オーム会社発行「電子情報通 信ハンドブック第1分冊 | 1988年3月30日発行、P765お よびP766に記載されている。

2

[0004]

【発明が解決しようとする課題】従来のダブルヒートシ ンク・ダイオードは、図5に示されるように、一対のス ラグリード1の太径部となるデュメット線2の端面間に っ水性物質で形成されるはっ水膜で覆われていることを 10 半導体ダイオードチップ3を挟み、かつ前記デュメット 線2、半導体ダイオードチップ3、デュメット線2と連 なる部分をガラス管4で気密封止した構造となってい る。

> 【0005】前記半導体ダイオードチップ3は、その表 裏面に電極が形成されている。一方はアノード電極5と なり、銀(Ag)によるバンプ電極となっている。ま た、他方は半導体ダイオードチップ3の一面全域に亘っ て形成されたAgの薄膜によるカソード電極6となって いる。

> 【0006】前記スラグリード1は、たとえば、これは 本出願人製造によるものの例であるが、直径0.5mm 程度の長い細径部10と、との細径部10の一端に同軸 状態で接続された直径0.72mm程度のデュメット線 (太径部) 2とからなっている。また、デュメット線2 の長さは2mm程度である。さらに、前記ガラス管4の 外径は2mm、長さは4.2mmである。

> 【0007】前記細径部10は、表面を銅の皮膜で覆っ た鉄・ニッケル線材で形成されている。また、前記デュ メット線2は、図6にも示されるように、鉄・ニッケル 2とからなるとともに、前記銅層 12の表面部分は処理 されて亜酸化銅(Си,О)膜13となっている。そし て、前記亜酸化銅膜13がガラス管4のガラス内に拡散 することを利用してデュメット線である太径部2とガラ ス管4との気密的接着を図っている。

> 【0008】しかし、このような従来のダブルヒートシ ンク・ダイオードは、下記に示すように、デュメット線 2の製造不良やダイオードの使用時の付着水分(結露) によって、ガラス管4等によって形成されたパッケージ 14が破壊され、電気特性が劣化することが本発明者に よってあきらかにされた。

> 【0009】(1)ダブルヒートシンク・ダイオードを 構成するスラグリードの太径部2は、デュメット線を一 定長さに切断することによって製造される。デュメット 線は、鉄・ニッケルからなる芯材を銅で被覆した線素材 を引き延ばして順次細くすることによって製造される。 この場合、前記芯材の表面にゴミが付着すると、芯材1 1と銅層12との間にゴミを巻き込む。デュメット線は 2mm程度の極めて短い間隔で切断されて太径部とされ

30

3

【0011】(2)ダイオード15は、図7に示されるように、配線基板16に実装され、アノードとカソード間に電源17によって所定の電圧が印加されて使用される。この場合、図8(a)に示すように、逆バイアス印加中に、ダイオード15の表面に水分19が付着すると、逆バイアスによって水分19が電気分解され、アノード側に水素(H_2)20が発生する。

【0012】との結果、前記水素20によって太径部2の亜酸化銅膜13がその露出部分から順次還元され、図 208(b)に示すように隙間21が発生する。化学反応は次式による。

[0013]

【数1】Cu,O+H,→2Cu+H,O

還元されて形成された隙間21に水分19が浸入することから、前記隙間21は、順次内部に広がり、ついには図8(c)に示すように、太径部2を軸方向に貫通する穴22となり、パッケージ14の内外を連通させてパッケージ14の気密封止が損なわれることになる。

【0014】気密性が破壊されると、前述のようにガラス管4内に水分19が浸入し、半導体ダイオードチップ3の表面での電流リークが生じ、逆方向電流 I gが大きくなる。そして、逆バイアスを印加し続けると、半導体ダイオードチップ3のAgのバンプ電極20がマイグレーションを起こし、半導体ダイオードチップ3が破壊する。

【 0 0 1 5 】なお、図 8 (c) における矢印は水分の浸入経路を示す。

【0016】本発明の目的は、気密封止が損なわれない 信頼性の高いダイオードおよびその製造方法を提供する 40 ことにある。

【0017】本発明の前記ならびにそのほかの目的と新規な特徴は、本明細書の記述および添付図面からあきらかになるであろう。

[0018]

【課題を解決するための手段】本願において開示される 発明のうち代表的なものの概要を簡単に説明すれば、下 記のとおりである。

【0019】(1) 一端部分がデュメット線で形成され 分付着に起因する一対のスラグリードと、前記スラグリードのデュメッ 50 ととかできる。

ト線の端面間に挟まれかつそれぞれ電極を介して前記デュメット線に接続される半導体ダイオードチップと、前記デュメット線、半導体ダイオードチップおよびデュメット線と連なる部分を気密的に覆う絶縁体とを有するダイオードであって、少なくとも前記絶縁体の露出面の一部の領域でありかつ前記絶縁体の円周全長に亘る領域は、はっ水性物質で形成されるはっ水膜で覆われている。前記はっ水膜は前記絶縁体の表面全域と前記スラグ

リードのデュメット線を覆っている。前記絶縁体はガラ

【0020】(2)一端部分がデュメット線で形成される一対のスラグリードを用意する工程と、前記一対のスラグリードのデュメット線端面間に表裏面にそれぞれ電極を有する半導体ダイオードチップを挟み、前記デュメット線、半導体ダイオードチップおよびデュメット線と連なる部分を絶縁体で気密的に封止する工程とを有するダイオードの製造方法であって、前記絶縁体による気密封止後、少なくとも前記絶縁体の露出面の一部の領域でありかつ前記絶縁体の円周全長に亘る領域をはっ水性物質で覆ってはっ水膜を形成する。前記デュメット線、半導体ダイオードチップおよびデュメット線と連なる部分にガラス管を挿入し、その後前記ガラス管を溶融してガラス管とデュメット線を溶着させることによって前記絶縁体を形成する

(3)前記手段(2)において、前記絶縁体の露出面を 乾燥させ、乾燥状態で少なくとも前記絶縁体の露出面を はっ水膜で覆う。

【0021】前記(1)の手段によれば、ガラス管の表面全域とスラグリードのデュメット線をはっ水膜で覆っていることから、アノードとカソードとからなる電極間のパッケージ表面に水分が付着しなくなり、水分付着に起因するデュメット線の亜酸化銅膜の溶解が発生しなくなり、気密性が損なわれることがなくなる。

【0022】また、デュメット線の端がはっ水膜で覆われていることから、デュメット線製造時にデュメット線 の長さ方向に微細な穴が発生していても、その穴が前記はっ水膜によって塞がれるため、水分の浸入が防止され、耐湿性が損なわれなくなる。特に、前記穴を塞ぐ皮膜ははっ水膜であることから、水分のパッケージ内への浸入防止は効果的となる。

【0023】前記(2)の手段によれば、ダイオードの 製造時、ガラス管封止後にガラス管表面およびデュメット線部分をはっ水膜で覆うことから、デュメット線に穴 が存在してもその穴ははっ水膜で覆われるため、耐湿性 の高いダイオードを製造することができるとともに、歩 留りが向上する。

【0024】また、アノードとカソードとからなる電極間のパッケージ表面にはっ水膜を形成することから、水分付着に起因する不良が起き難いダイオードを製造することかできる。

【0025】前記(3)の手段によれば、ガラス管等パ ッケージの露出面を乾燥させた状態ではっ水膜を形成す ることから、はっ水膜の下に水分が含まれなくなり、水 分に起因するパッケージの気密低下が防止できる。 [0026]

【発明の実施の形態】以下、図面を参照して本発明の実 施の形態を詳細に説明する。

【0027】なお、発明の実施の形態を説明するための 全図において、同一機能を有するものは同一符号を付 け、その繰り返しの説明は省略する。

【0028】図1は本発明の一実施形態であるダイオー ドを示す断面図、図2は本実施形態のダイオードの製造 方法等を示すフローチャート、図3は本実施形態のダイ オードの製造におけるはっ水性物質塗布方法を示す断面 図である。

【0029】本実施形態のガラス管封止型のダイオード 15は、図1に示すように、一対のスラグリード1の太 径部となるデュメット線2の端面間に半導体ダイオード チップ3を挟み、かつ前記デュメット線2、半導体ダイ (ガラス管4)で気密封止するとともに、前記ガラス管 4およびデュメット線2をはっ水膜30で覆った構造と なっている。

【0030】前記半導体ダイオードチップ3は、その表 裏面に電極が形成されている。一方はアノード電極5と なり、銀(Ag)によるバンプ電極となっている。ま た、他方は半導体ダイオードチップ3の一面全域に亘っ て形成されたAgの薄膜によるカソード電極6となって いる。半導体ダイオードチップ3は、たとえば、一辺が 0.35mmの正方形となり、150 µmの厚さとなっ ている。また、バンプ電極は50μmの高さの半球状と なっている。

【0031】スラグリード1は、たとえば、直径0.5 mm程度の長い細径部10と、この細径部10の一端に 同軸状態で接続された直径0.72mm程度のデュメッ ト線(太径部)2とからなっている。デュメット線2の 長さは2mm程度である。

【0032】また、前記ガラス管4の外径は2mm、長 さは4.2mmである。

【0033】前記細径部10は、表面を銅の皮膜で覆っ 40 た鉄・ニッケル線材で形成されている。また、前記デュ メット線2は、鉄・ニッケルからなる芯材11と、この 芯材11の表面を覆う銅層12とからなるとともに、前 記銅層 12の表面部分は処理されて亜酸化銅(Cu 20)膜13となっている。

【0034】前記ガラス管4は、たとえば、660度の 温度下で溶着処理される。前記亜酸化銅膜13とガラス 管4との溶着は亜酸化銅がガラス内に拡散するため、溶 着性は良好となり、気密封止が図れる。

されている。本実施形態では、はっ水膜30はシリコー ン樹脂によって形成されている。シリコーン樹脂は、き わめて強いはっ水性があり、水との接触角は90~11 0で、水となじみ難い。したがって、大気中の水分がは っ水膜30に付着しなくなる。

【0036】つぎに、本実施形態のダイオード15の製 造方法について説明する。ダイオード15の製造は、図 2のフローチャートに示すように、作業開始から組立、 封止、はんだ処理、特性検査、はっ水膜形成、マーキン 10 グ、梱包と各処理工程を経て作業が終了する。

【0037】すなわち、組立工程では、細径部10の先 端にデュメット線(太径部)2を接続した一対のスラグ リード1を用意するとともに、一対のスラグリード1の デュメット線2の端面間に半導体ダイオードチップ3を 挟み、前記デュメット線2, 半導体ダイオードチップ 3. デュメット線2と連なる部分にガラス管4を挿入す

【0038】つぎに、前記ガラス管4を、たとえば、6 60度の温度下で溶融処理する。デュメット線2の亜酸 オードチップ3,デュメット線2と連なる部分を絶縁体 20 化銅がガラス管4のガラス内に拡散し、ガラス管4と亜 酸化銅膜13とは強固に溶着されるため、デュメット線 2とガラス管4によって形成されるパッケージ14は気 密封止構造となる。

> 【0039】つぎに、バッケージ14の両端から延在す る細径部10の表面にはんだめっきが施される。

【0040】つぎに、ダイオード15の電気特性の測定 が行われる。

【0041】つぎに、ダイオード15ははっ水膜が形成 される。はっ水膜30は、たとえば、図3に示すよう 30 に、一対のゴムやスポンジからなる吸水性の高いローラ 31,32でダイオード15を挟み、かつダイオード1 5を転動させることによってガラス管4およびデュメッ ト線2の表面にはっ水性物質を塗布することができる。 図3では、一対のローラ31、32の間隔が広いが、ロ ーラ31,32を相互に接近させてダイオード15を回 転させることによって、ローラ31、32に含ませた図 示しないはっ水性物質をガラス管4およびデュメット線 2の表面に塗布することができる。

【0042】はっ水性物質としては、本実施形態では、 はっ水性の高いシリコーン樹脂を使用する。はっ水性樹 脂の塗布後、キュアーしてはっ水性樹脂を硬化させると とによって、図1に示すように、ガラス管4およびデュ メット線2の露出面を覆うはっ水膜30を形成する。シ リコーン樹脂は、水との接触角が90~110となり、 水となじみ難い〔工業調査会発行「プラスチック材料読 本 | 1991年10月20日発行、P235〕。

【0043】つぎに、マーキングを行って、はっ水膜3 0の表面に所望の表示をする。

【0044】つぎに、ダイオード15を所定の容器等に 【0035】前記はっ水膜30は、はっ水性物質で形成 50 収容し、出荷のための梱包を行ってダイオード製造作業 を終了する。

【0045】本実施形態によれば、ガラス管4の表面全 域とスラグリード1のデュメット線2をはっ水膜30で 覆っていることから、アノードとカソードとからなる電 極間のパッケージ14の表面に水分が付着しなくなる。 とのため、水分の電気分解に起因する亜酸化銅膜13の 消滅もなく、気密性が損なわれることがない。したがっ て、本実施形態のダイオードはパッケージの気密性が常 に維持されるため、水分に対する信頼性が高い。

ュメット線2の端がはっ水膜30で覆われていることか ら、デュメット線製造時にデュメット線の長さ方向に微 細な穴が発生していても、その穴がはっ水膜30によっ て塞がれるため、水分の浸入が防止され、耐湿性が損な われなくなる。特に、前記穴を塞ぐ皮膜ははっ水膜30 であることから、水分のパッケージ内への浸入防止は効 果的となる。

【0047】以上本発明者によってなされた発明を実施 例に基づき具体的に説明したが、本発明は上記実施例に 限定されるものではなく、その要旨を逸脱しない範囲で 20 水膜で覆われていることから、耐湿性が維持される。 種々変更可能であることはいうまでもない、たとえば、 図4に示すように、はっ水膜30を部分的に形成し、ガ ラス管4の長手方向での水分の連続性を断つことによっ て、水分の電気分解の発生を抑止し、デュメット線2を 構成する亜酸化銅膜13の水素による還元を起こさなく する。これによってパッケージ14の気密性維持が図 れ、信頼性の高いダイオードとなる。

【0048】本実施形態では、はっ水膜30は2箇所に 設けられているが、とれらのはっ水膜30でデュメット 線2の端面を覆うことから、太径部に穴が存在しても、 太径部の穴を塞ぐことができ、穴を経由しての水分のバ ッケージ14内への浸入を防止でき、ダイオード15の 耐湿性の向上を図ることができる。

【0049】本発明では、はっ水性物質としてはシリコ ーン樹脂を用いたが、他の物質、たとえば、他のシリコ ーン樹脂系やポリウレタン樹脂系の樹脂を用いて前記実 施例同様な効果が得られる。

【0050】本発明は、はっ水膜30の下に水分を巻き 込まないようにするため、前記絶縁体(ガラス管4)の 露出面を乾燥させ、乾燥状態ではっ水膜30を形成して 40 カニズムを示す模式的断面図である。 も良い。この製造方法によれば、はっ水膜30の下に水 分が含まれなくなり、水の電気分解が発生しなくなり、 デュメット線の亜酸化銅膜13の消滅も起きず、パッケ ージ14の気密低下が防止できる。

【0051】以上の説明では主として本発明者によって なされた発明をその背景となった利用分野であるガラス 管を用いたダブルヒートシンク・ダイオードの製造技術 に適用した場合について説明したが、それに限定される ものではない。たとえば、半導体ダイオードチップやス

ラグリードの一部を覆う絶縁体としては、ガラス管でな くプラスチックでも良い。

【0052】本発明は少なくともデュメット線を使用す るダイオードには適用できる。

[0053]

【発明の効果】本願において開示される発明のうち代表 的なものによって得られる効果を簡単に説明すれば、下 記のとおりである。

【0054】(1) 本発明のダブルヒートシンク・ダイ 【0046】また、本実施形態のダイオード15は、デ 10 オードは、ガラス管等からなるパッケージの表面の一部 にはっ水膜が形成されていることから、仮にパッケージ の一部に水分が付着(結露)しても、水分は途中で途切 れるため、前記水分に電圧が印加されなくなり、水分の 電気分解に起因するデュメット線の亜酸化銅膜の消滅も 起きず、常に高い気密性を維持でき、耐湿性の高いダイ オードとなる。

> 【0055】(2)本発明のダブルヒートシンク・ダイ オードは、デュメット線の端面がはっ水膜で覆われるた め、仮にデュメット線に穴が存在しても、その穴ははっ

> 【0056】(3)本発明のダブルヒートシンク・ダイ オードは、その製造において、デュメット線の端面をは っ水膜で覆うため、仮にデュメット線に穴が存在して も、その穴ははっ水膜で覆うことができ、製造歩留りの 向上が図れる。

【図面の簡単な説明】

【図1】本発明の一実施形態であるダイオードを示す断 面図である。

【図2】本実施形態のダイオードの製造方法等を示すフ 30 ローチャートである。

【図3】本実施形態のダイオードの製造におけるはっ水 性物質塗布方法を示す断面図である。

【図4】本発明の他の実施形態であるダイオードを示す 断面図である。

【図5】従来のダイオードを示す断面図である。

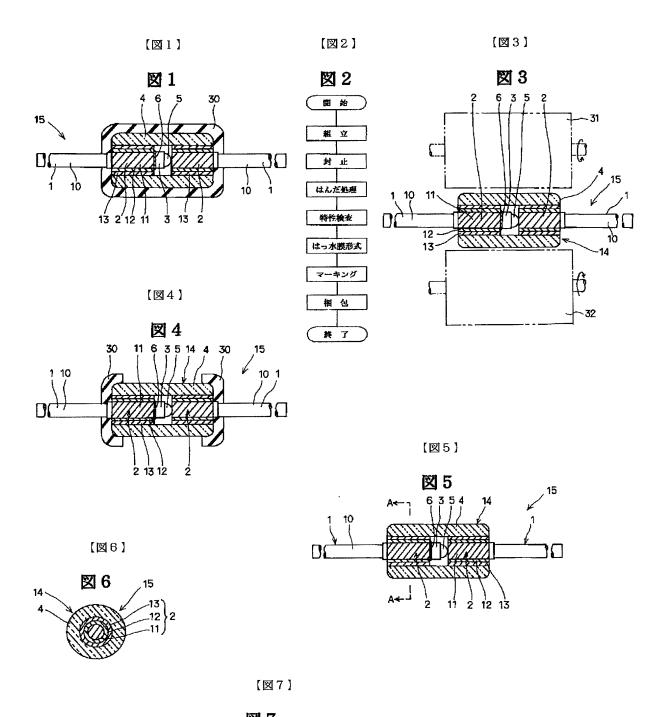
【図6】図5のA-A線に沿う断面図である。

【図7】実装状態の従来のダイオードに水分が付着した 状態を示す模式図である。

【図8】水分付着による従来のダイオードの不良発生メ

【符号の説明】

1…スラグリード、2…デュメット線(太径部)、3… 半導体ダイオードチップ、4…ガラス管、5…アノード 電極、6…カソード電極、10…細径部、11…芯材、 12…銅層、13…亜酸化銅膜、14…パッケージ、1 5…ダイオード、16…配線基板、17…電源、19… 水分、20…水素、21…隙間、22…穴、30…はっ 水膜、31,32…ローラ。



[図8]

